## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2000-113978

(43)Date of publication of application: 21.04.2000

(51)Int.CI.

H05B 33/10 G09F 9/30

(21)Application number: 10-281290

(71)Applicant: TORAY IND INC

(22)Date of filing:

02.10.1998

(72)Inventor: FUJIMORI SHIGEO

HIMESHIMA YOSHIO

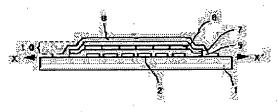
**KOHAMA TORU** 

## (54) MANUFACTURE OF ORGANIC ELECTROLUMINESCENT ELEMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To improve productivity of an element and reduce the cost by forming a thin film layer with n surfaces (n is an integer two or more) and a second electrode on one board and cutting the board into n sub-boards.

SOLUTION: This manufacturing method for an element, preferably, comprises the following processes. At least one of a luminescent layer and a second electrode is patterned in a mask deposition method, and n shadow masks are arranged for one board and then at least one of the luminescent layer and the second electrode is patterned. A first electrode is patterned on a plurality of stripe-shaped electrodes arranged spaced, the second electrode is patterned on the plurality of stripe-shaped electrodes crossing to the first electrode. A protecting layer is formed after forming of the second electrode, and the board is cut into n sub-boards, and thickness of the shadow masks is less than 500 µm. As a typical element structure, a positive hole transportation layer 5,



an organic luminescent layer 6, an electron transportation layer 7, the second electrode 8 are laminated on the transparent first electrode 2 formed on the glass board 1, and a spacer 4 is formed between the second electrodes.

### LEGAL STATUS

[Date of request for examination]

28.09.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3456423

[Date of registration]

01.08.2003

THIS PAGE BLANK (USPTO)

## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-113978

(P2000-113978A)

(43)公開日 平成12年4月21日(2000.4.21)

(51) Int.Cl.<sup>7</sup> H 0 5 B 33/10 識別記号

FI H05B 33/10 テーマコード(参考) 3 K O O 7

H05B 33/10 G09F 9/30

365

G09F 9/30

365B 5C094

## 審査請求 未請求 請求項の数8 OL (全 11 頁)

(21)出願番号	<b>特顧平10-281290</b>	(71)出願人	000003159 東レ株式会社
(22)出顧日	平成10年10月2日(1998.10.2)	(72)発明者	東京都中央区日本橋室町2丁目2番1号 藤森 茂雄 滋賀県大津市閩山1丁目1番1号 東レ株 式会社滋賀事業場内
		(72)発明者	短島 義夫 滋賀県大津市園山1丁目1番1号 東レ株 式会社滋賀事業場内
		(72)発明者	小濱 亨 滋賀県大津市園山1丁目1番1号 東レ株 式会社滋賀事業場内

最終頁に続く

## (54) 【発明の名称】 有機電界発光素子の製造方法

#### (57)【要約】

【課題】素子生産性を向上し、コストダウンが可能な有機電界発光素子の製造方法を提供する。

【解決手段】1枚の基板上にn面(nは2以上の整数)の有機電界発光素子を同時に作製し、第二電極形成工程の後で基板をn個に切断することで、生産効率の向上を達成することができる。

## 【特許請求の範囲】

【請求項1】基板上に形成された第一電極上に少なくとも有機化合物からなる発光層を含む薄膜層を形成する工程と、前記薄膜層上に第二電極を形成する工程とを含む有機電界発光素子の製造方法であって、1枚の基板上に n面(nは2以上の整数)の薄膜層および第二電極を形成する工程と、前記第二電極形成工程後に前記基板を n 個に切断する工程とを含むことを特徴とする有機電界発光素子の製造方法。

【請求項2】少なくとも一部分が薄膜層の厚さを上回る高さをもつスペーサーを基板上に形成する工程を含むことを特徴とする請求項1記載の有機電界発光素子の製造方法。

【請求項3】発光層もしくは第二電極の少なくとも一方をマスク蒸着法によりバターニングすることを特徴とする請求項1記載の有機電界発光素子の製造方法。

【請求項4】1枚の基板に対してn個のシャドーマスクを配置させた状態で発光層もしくは第二電極の少なくとも一方をパターニングすることを特徴とする請求項3記載の有機電界発光素子の製造方法。

【請求項5】 n 個の開口部が存在するフレームに取り付けられたシャドーマスクを用いて発光層もしくは第二電極の少なくとも一方をバターニングすることを特徴とする請求項3記載の有機電界発光素子の製造方法。

【請求項6】シャドーマスクの厚さが500μm以下であることを特徴とする請求項3~5のいずれかに記載の有機電界発光素子の製造方法。

【請求項7】第一電極を間隔をあけて配置された複数のストライプ状電極にパターニングし、第二電極を前記第一電極に交差する複数のストライプ状電極にパターニングすることを特徴とする請求項1記載の有機電界発光素子の製造方法。

【請求項8】第二電極形成工程後に保護層を形成し、前記保護層形成工程後に基板をn個に切断することを特徴とする請求項1記載の有機電界発光素子の製造方法。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、表示素子、フラットバネルディスプレイ、バックライト、照明、インテリア、標識、看板、電子写真機などの分野に利用可能な、電気エネルギーを光に変換できる有機電界発光素子の製造方法に関する。

### [0002]

【従来の技術】陰極から注入された電子と陽極から注入された正孔とが、両極に挟まれた有機蛍光体内で再結合して発光するという有機電界発光素子の研究が近年活発に行われるようになってきた。この素子は、薄型、低駆動電圧下での高輝度発光、蛍光材料を選ぶことによる多色発光が特徴であり注目を集めている。

【0003】有機電界発光素子が低電圧で高輝度に発光 50 合にも、隔壁法を用いる場合にも真空装置内の作業工程

2

することは、イーストマン・コダック社のC.W.Tangらに よって初めて示された(Appl.Phys.Lett.,51(12)913(198 カ.)。ことに示された有機電界発光素子の代表的な構成 は、ITO透明電極膜が形成されたガラス基板上に、蒸 着法によって正孔輸送性のジアミン化合物、発光層であ る8-ヒドロキシキノリンアルミニウム、そして陰極と してMg:Agを順次設けたものであり、10V程度の 駆動電圧で1000cd/m¹の緑色発光が可能であっ た。現在の有機電界発光素子は、上記の素子構成要素の 他に電子輸送層を設けるなど構成を変えているものもあ るが、基本的にはC.W.Tangらの構成を踏襲している。 【0004】高輝度および多色発光が可能であるこれら の有機電界発光素子を表示素子などに利用する検討も盛 んである。しかし、日経エレクトロニクス1996.1.29(N o.654)p.102にも指摘されているように、素子のパター ン加工が1つの大きな問題となっている。例えば、フル カラーディスプレイの場合では、所定の位置に赤(R), 緑(G), 青(B)の発光層を形成する必要がある。従来、 とのようなパターン加工はフォトリソグラフィ法に代表 20 されるウエットプロセスによって達成されたが、有機電 界発光素子を形成する有機膜は水分や有機溶媒、薬液に 対する耐久性に乏しい。特開平6-234969号公報 に代表されるように、有機材料を工夫することによりウ エットプロセスの可能な素子が得られることも示されて いるが、このような方法では素子に用いる有機材料が限 定されてしまう。さらに、表示素子に必要な有機層上部 の電極のバターン加工についても同様の問題がある。

【0005】とのような理由から従来は、蒸着法に代表されるドライブロセスによって有機電界発光素子を製造し、バターン加工にはマスク蒸着法を利用し、実現することが多かった。つまり、素子の基板前方にシャドーマスクを配置して、シャドーマスク開口部のみに有機層あるいは電極を蒸着するものである。

【0006】さらに、ウエットプロセスを用いないパターニング法として、特開平5-275172号公報、特開平5-258860号公報などに開示されている隔壁法が知られている。第一電極パターニング後の基板上に平行に配置したストライプ状の隔壁を作製し、その基板に隔壁に対して垂直方向、基板面に対して斜めの方向から発光材料や第二電極材料を蒸着することによってパターニングする方法である。また、特開平8-315981号公報に開示されている隔壁法では、丁字断面形状または断面形状の1部もしくは全部が逆テーパーであるオーバーハング部を有する隔壁が形成された基板に垂直に蒸着して第二電極をパターニングしている。

#### [0007]

40

【発明が解決しようとする課題】発光層を含む薄膜層やその上に形成する第二電極は、マスク蒸着法を用いる場合にも、原発法を用いる場合にも真空装置内の作業工程

を経ることが不可欠であり、これらの工程が発光素子の 生産性を決める要素となり、素子の生産コストに重要な 影響を与える。

【0008】本発明はかかる問題を解決し、素子生産性 を向上し、コストダウンが可能な有機電界発光素子の製 造方法を提供する。

### [0009]

【課題を解決するための手段】前記目的を達成するため に、本発明の有機電界発光素子の製造方法は次のことを 特徴とする。すなわち、基板上に形成された第一電極上 10 に少なくとも有機化合物からなる発光層を含む薄膜層を 形成する工程と、この薄膜層上に第二電極を形成する工 程を含む有機電界発光素子の製造方法であって、1枚の 基板上に n 面 ( n は 2 以上の整数) の薄膜層 および第二 電極を形成する工程と、前記第二電極形成工程後に基板 をn個に切断する工程を含むことを特徴とする有機電界 発光素子の製造方法である。

#### [0010]

【発明の実施の形態】本発明における有機電界発光素子 とは、陽極と陰極との間に少なくとも有機化合物からな 20 る発光層が存在し、電気エネルギーにより発光する素子 である。

【0011】本発明の有機電界発光素子の製造方法は、 1枚の基板上に n面(nは2以上の整数)の発光素子を 同時に形成するものであり、基板上に形成された第一電 極上に、少なくとも有機化合物からなる発光層を含む薄 膜層を形成する工程と、第二電極を前記薄膜層上に形成 する工程とを含むものであり、第二電極形成工程後、ま たは第二電極形成工程後に保護層を形成した後に基板を n個に切断することを特徴とする。この製造方法は、単 30 一発光素子、セグメント型、単純マトリクス型、アクテ ィブマトリクス型などの発光装置の形式や、カラー、モ ノクロなどの発光色数を問わず任意の構造の有機電界発 光素子に適用することが可能である。

【0012】第一電極として酸化錫インジウム(以下 [ T〇)透明電極膜を形成したガラス基板を用い、必要に 応じてフォトリソグラフィ法で第一電極をパターニング することができる。第一電極のパターニングは形成する 発光素子の仕様により異なる。モノクロの単一素子の場 電界発光素子の製造に対応することが可能である。作製 しようとする発光素子のサイズと基板のサイズから配置 できる面数が決まってくるが、本発明の目的は1枚の基 板上に n面(nは2以上の整数)の有機電界発光素子を 同時に形成することにあり、最低でも2面の発光素子を 1枚の基板上に製造し、第二電極形成工程後に基板を切 断してn個の有機電界発光素子を得る。

【0013】第一電極のパターニング後に、少なくとも 一部分が薄膜層の厚さを上回る高さをもつスペーサーを

法における隔壁として機能させたり、マスク蒸着法にお いてシャドーマスクが薄膜層を傷つけることを防止する 層として機能させたり、発光領域を規定したり第一電極 のエッジ部分を覆うための絶縁層として機能させること ができる。

【0014】第一電極に対応して、少なくとも有機化合 物からなる発光層を含む薄膜層および第二電極を形成し て有機電界発光素子を形成する。発光層および第二電極 のパターニング法は限定されるものではなく、隔壁法を 用いることもできるが、少なくとも一方をマスク蒸着法 によってパターニングすることが好ましい。マスク蒸着 法を用いる工程の選択は、形成しようとする発光素子の 機能に対応して行うことができる。例えば、モノクロ発 光素子においては第二電極の形成工程が適当である。ま た、カラーディスプレイにおいては、いずれか一方の工 程でマスク蒸着を行い、他方は隔壁法を用いることもで きるし、両方のパターニング工程をマスク蒸着法で実施 することもできる。また、第二電極のパターニングを隔 壁法で行う場合でも、蒸着エリアを規制するためにシャ ドーマスクを併用することが多い。

【0015】マスク蒸着法でパターニングを行う場合、 1枚の基板に対してn個のシャドーマスクを配置させた 状態で発光層もしくは第二電極の少なくとも一方のバタ ーニングを実施する。マスク蒸着法では、目的するバタ ーニングに対応した開口部とマスク部を形成したシャド ーマスクを基板の前面に配置してそれぞれの材料を蒸着 するが、n面の発光素子を同時にマスク蒸着法で形成す るためには、n面の発光素子に対応したそれぞれのシャ ドーマスクが配置されることが必要である。この際、n 面の発光素子が同一のものであればシャドーマスクも同 一の仕様のものを用いる。また、第一電極のバターニン グ仕様が異なるものが混在する場合においては、異なる 仕様のシャドーマスクを対応させて用いることになる。 【0016】シャドーマスク自体は剛直性や機械的強度 が十分でない場合が多いので、機械的強度の十分な材料 でできたフレームに取り付けて用いられる。本発明の1 枚の基板上にn面(nは以上の整数)の有機電界発光素 子を同時に形成する方法では、n個のフレームにそれぞ れシャドーマスクを取り付けたものを同時に配置して用 合から画素数の多いカラーディスプレイまで各種の有機 40 いる。これを「分割タイプ」と呼称する。この場合、そ れぞれ独立したn個のシャドーマスクを用いるので、マ スクの取り替えの自由度が大きく、またマスクはそれぞ れ個別に位置合わせすることができるので精度の高いパ ターニングが可能になる。

【0017】もう一つの好ましい方法は「障子タイプ」 と呼称することができるものである。すなわち、n個の 開□部を有するフレームに1枚のシャドーマスクを取り 付けたものであり、n面の相対的な位置合わせはマスク の作製時点で行われているので、n面個々についての位 基板上に形成することもできる。このスペーサーは隔壁 50 置合わせを行う必要がないこと、マスク全体の強度が向

上するという利点がある。

【0018】「分割タイプ」を用いるか、「障子タイプ」を用いるかの選別は、作製する有機電界発光素子のサイズ、同時形成する素子の数、それぞれの素子の精細度、素子のタイプなどを考慮して決められる。それぞれが前記のような特徴を有するので、それらの特徴を生かすような選択が好ましい。

【0019】1枚の基板に作製したn面(nは2以上の 整数)の有機電界発光素子は、第二電極のパターニング 工程の後に切断されてn個の有機電界発光素子とする が、真空装置内での切断は困難であり、外気の水分や酸 素による発光特性の劣化を防ぐため第二電極上に保護膜 を形成した後に切断することが好ましい。保護層の材料 としては、酸化珪素、酸化ガリウム、酸化チタン、窒化 珪素などの無機材料、各種高分子材料、有機電界発光素 子を構成する有機材料を用いることができる。なかでも 窒化珪素は水分に対するバリア性に優れた好適な保護層 材料である。これらの保護層は蒸着法、スパッタリング 法、CVD法などによって形成されるが、用いる材料に よってはマスク蒸着法など既知の方法で保護層をパター ニングして形成することもできる。さらに、第二電極バ ターニングの後、n個の発光素子に切断した後に公知技 術を用いて発光領域の封止を行ってもよい。

【0020】本発明は1枚の基板にn面(nは2以上の整数)の有機電界発光素子を同時に作製するものであるが、素子作製の手順や用いる方法と材料は1面ずつの作製においてと全く同様である。形成する有機電界発光素子の代表的な構造の断面図図1および図2に示す。ガラス基板1に形成された透明な第一電極(陽極)2上に正孔輸送層5、有機発光層6,電子輸送層7,第二電極(陰極)8が積層されている。さらに第二電極の間にスペーサー4が形成されているが、スペーサーの形状は限定されるわけではなく目的に応じて最適化すればよい。【0021】本発明においては、n面(nは2以上の整数)の有機電界発光素子に対応して1枚の基板をn分割した位置に第一電極を形成することが好ましく、以降の

【0022】本発明では、第一電極を所定の間隔をあけて配置された複数のストライブ状電極にバターニングし、第二電極はそれらに対して交差する複数のストライプ状電極にバターニングすることが好ましく、第一電極と第二電極の交差部が発光領域となり、マトリクスが形成される。

薄膜層の形成、第二電極の形成はそれぞれがこれに位置

合わせして実施される。

【0023】シャドーマスクには蒸着部分となる開口部と非蒸着部分となるマスク部分が存在するが、例えば、ストライブ状の第二電極パターンに対応するシャドーマスクにおいては、マスク部分が糸のように細くなり、撓みなどによって開口部形状が変形するという問題がある。このような問題に対しては、ストライプ状開口部の

変形を防止するために開口部を横切るように補強線を導入してシャドーマスクの強度を向上させる手段が採用されている。マトリクス状に形成される発光層形成に用いるシャドーマスクに配置される補強線とストライブ状で連続した導線として機能する第二電極の形成に用いるシャドーマスクに配置される補強線とは、設置する位置が異なり、それぞれ支障のないように工夫される。図3に発光層パターニングに用いるシャドーマスクの一例を示し、図4に第二電極パターニングに用いるシャドーマスクの一例を示したが、これらに限定されるものではない。

6

【0024】このような微細なパターンに対応するシャ ドーマスクは、非蒸着部となるマスク部分の機械的強度 が不足するので、n面の有機電界発光素子に対応する1 枚のシャドーマスクをⅠ個の開口部を有するフレームに 取り付けたようなものよりも、n面に対応するn枚のシ ャドーマスクをそれぞれn個のフレームに取り付けて用 いるか、n個の開口部を有するフレームにn面のマスク 部を設けた1枚のシャドーマスクを取り付けて用いる本 発明の方法が、シャドーマスクの強度や精度を保持する のに効果的であり、結果として有機電界発光素子の製造 歩留まりを高くするととになる。本発明の効果を十分に 発揮するため、シャドーマスクの厚みは500μm以下 であることが好ましい。シャドーマスクの好ましい厚み は、マスク部分の幅の3倍以下、より好ましくは2倍以 下である。開口部をエッチング法で除去して作製する場 合と電鋳法のようにマスク部を形成して作製する場合な どシャドーマスクの作製方法によって、制約される条件 が異なるので、選択できる厚さの範囲も異なってくる。 30 本発明に用いるような微細なマスク部分幅を有するシャ ドーマスクの作製は、これに限定されるものではない が、電鋳法が好ましい。電鋳法において、微細パターン の形成に用いるフォトレジストの有効アスペクト比は2 ~3であり、マスク部幅の最小寸法を基準とすれば、シ ャドーマスクの厚みはその3倍以下が好ましく、より好 ましくは2倍以下となる。本発明のマスク蒸着法で用い るシャドーマスクのマスク部分幅は、発光層用の場合2 00μm程度であり、用いるマスクの好ましい厚みは5 00μm以下となる。補強線を用いたシャドーマスクで は、その線幅が25μm程度であり、このマスク部の作 製を考慮すると、用いられるマスク厚みは50μm程度 が好ましいことになる。

【0025】発光層および第二電極のマスク蒸着法に用いられるシャドーマスクは、ステンレス鋼、銅合金、鉄ニッケル合金、アルミニウム合金などの金属系材料、各種樹脂系材料を用いて作製されるが、特に限定されるものではない。パターンが微細なためマスクの強度が十分ではなく、有機電界発光素子の基板との密着性を磁力によって向上させることが必要な場合には、マスク材として破性材料を用いることが好ましい。その材料として

は、純鉄、炭素鋼、W鋼、Cr鋼、Co鋼、KS鋼などの焼入硬化磁石材料、MK鋼、Alnico鋼、NKS鋼、Cunico鋼などの析出硬化磁石材料、OPフェライト、Baフェライトなどの焼結磁石材料、ならびにSm-Co系やNd-Fe-B系に代表される各種希土類磁石材料、珪素鋼板、Al-Fe合金、Ni-Fe合金(パーマロイ)などの金属磁心材料、Mn-Zn系、Ni-Zn系、Cu-Zn系などのフェライト磁心材料、カーボニル鉄、Moパーマロイ、センダストなどの微粉末を結合材と共に圧縮成型させた圧粉磁心材料が挙10 けられる。これらの磁性材料を薄い板状に成形したものからマスクを作製することが望ましいが、ゴムや樹脂に磁性材料の粉末を混入してフィルム状に成形したものを用いることもできる。

【0026】シャドーマスクの製造方法は、特に限定されるものではなく、機械的研磨法、サンドブラスト法、焼結法、レーザー加工法などの方法を利用することができるが、加工精度に優れるエッチング法、電鋳法、フォトリソグラフィ法を利用することが好ましい。中でも電鋳法はマスク部分を比較的容易に成形できるので特に好 20ましいシャドーマスクの製造方法である。

【0027】フルカラー表示の有機電界発光素子は、赤(R)、緑(G)、青(B)の3色の領域に発光ピーク 波長を有する3つの発光色に対応してパターニングされた3種類の発光層を有する。このようなフルカラー有機 電界発光素子の1つの発光層パターニングは、開口部を第一電極のピッチで3ピッチ毎に形成したシャドーマスクを用いて行う。第1の色の発光層をパターニングした後、1ピッチ分だけ基板とシャドーマスクの相対位置を動かして第2の色の発光層を作製し、さらに1ピッチ分 30 だけ相対位置を動かして第3の色の発光層を形成する。しかし、フルカラー有機電界発光素子の発光層の形成も、この方法に限定されることはなく、1つの発光層のマスク蒸着を2回以上に分割して実施するなどの方法を用いることもある。

【0028】スペーサーは第一電極に接する状態で形成されることが多いために、十分な電気絶縁性を有することが好ましい。導電性のスペーサーを用いることもできるが、その場合は電極間の短絡を防止するための電気絶縁性部分を形成すればよい。スペーサー材料としては公知の材料を用いることが可能であり、無機物では酸化ケイ素をはじめとする酸化物材料、ガラス材料、セラミックス材料などを、有機物ではポリビニル系、ポリイミド系、ポリスチレン系、アクリル系、ノボラック系、シリコーン系などのポリマー系樹脂材料を好ましい例として挙げることができる。さらに、スペーサーの全体、もしくは基板あるいは第一電極と接する部分を黒色化することで、有機電界発光装置の表示コントラスト向上に寄与するブラックマトリクス的な機能をスペーサーに付加することもできる。このような場合のスペーサー材料とし50

ては、無機物ではケイ素、砒化ガリウム、二酸化マンガン、酸化チタンや酸化クロムと金属クロムとの積層膜などを、有機物では上記樹脂材料に、電気絶縁性を高めるために表面処理の施されたカーボンブラック系、フタロシアニン系、アントラキノン系、モノアゾ系、ジスアゾ系、金属錯塩型モノアゾ系、トリアリルメタン系、アニリン系などの公知の顔料や染料、あるいは上記無機材料粉末を混合した材料を好ましい例として挙げることができる。

【0029】スペーサーのバターニング方法は特に限定されないが、第一電極のバターニング工程後に基板全面にスペーサー層を形成し、公知のフォトリソ法を用いてバターニングする方法が工程的に容易である。フォトレジストを使用したエッチング法あるいはリフトオフ法によってスペーサーをバターニングしてもよいし、例示した上記樹脂材料に感光性を付加させた感光性スペーサー材料を用い、スペーサー層を直接露光、現像することでバターニングすることもできる。

【0030】第一電極と第二電極は素子の発光のために十分な電流を供給するための役割を有するものであり、光を取り出すために少なくとも一方は透明であることが望ましい。通常、基板上に形成される第一電極を透明電極とし、これを陽極とする。

【0031】好ましい透明電極材料としては、酸化錫、酸化亜鉛、酸化インジウム、【TOなどをあげることができる。パターニングを施す目的からは、加工性に優れた【TOを用いることが好ましい。

【0032】第一電極をバターニングする工程には、ウエットエッチングを伴うフォトリソグラフィ法を用いることができる。第一電極のバターン形状は特に限定されず、用途によって最適パターンを選択すればよい。本発明では一定の間隔をあけて配置された複数のストライブ状電極にバターニングすることが好ましい。

【0033】透明電極の表面抵抗を下げたり、電圧降下 抑制のために、ITOには少量の銀や金などの金属が含 まれていてもよく、また、錫、金、銀、亜鉛、インジウ ム、アルミニウム、クロム、ニッケルをITOのガイド 電極として使用することも可能である。特に、クロムは ブラックマトリックスとガイド電極の両方の機能を持た せることができることから好適な金属である。素子の消 費電力の観点からは、ITOは低抵抗であることが望ま しい。例えば、300Ω/□以下のITO基板(ITO 薄膜を形成した透明基板) であれば素子電極として機能 するが、現在では10Ω╱□程度のITO基板の供給も 可能になっていることから、低抵抗品を使用することが 特に望ましい。ITOの厚みは抵抗値に合わせて選ぶこ とができるが、通常100~300nmである。ITO 膜形成方法は、電子ビーム法、スパッタリング法、化学 反応法など特に制限を受けるものではない。

) 【0034】透明電極は可視光線透過率が30%以上あ

れば使用に大きな障害はないが、理想的には100%に 近い方が好ましい。基本的には可視光全域において同程 度の透過率をもつことが好ましいが、発光色を変化させ たい場合には積極的に光吸収性を付与させることも可能 である。このような場合にはカラーフィルターや干渉フ ィルターを用いて変色させる方法が技術的に容易であ る。

【0035】基板の材料は、表示または発光素子として 機能するに適した光学的透明性、機械的強度、耐熱性な どを有するものであれば、材質は特に限定されない。ポ リメチルメタクリレート、ポリカーボネート、無定形ポ リオレフィンなどのプラスチック板やフィルム類を用い ることができるが、ガラス板を用いるのが最も好まし い。ガラスの材質については、無アルカリガラスや酸化 珪素膜などのバリアコートを施したソーダライムガラス などが使用できる。厚みは機械的強度を保つのに十分な 厚みがあればよいので、0、5mm以上あれば十分であ る。

【0036】上記第一電極もしくは基板には、公知技術 を用いて反射防止機能を付加することができる。

【0037】有機電界発光素子に含まれる薄膜層として は、1)正孔輸送層/発光層、2)正孔輸送層/発光層 /電子輸送層、3)発光層/電子輸送層、そして4)以 上の組合せ物質を一層に混合した形態の発光層、のいず れであってもよい。すなわち、素子構成として有機化合 物からなる発光層が存在していれば、上記1)~3)の 多層積層構造の他に4)のように発光材料単独または発 光材料と正孔輸送材料や電子輸送材料を含む発光層を一 層設けるだけでも良い。

【0038】正孔輸送層は正孔輸送性物質単独で、ある いは正孔輸送性物質と高分子結着剤により形成される。 正孔輸送性物質としては、N,N'ージフェニルーN,  $N' - \mathcal{Y}(3 - \mathcal{Y} + \mathcal{Y} + \mathcal{Y}) - 1, 1' - \mathcal{Y} - \mathcal{Y}$ ル-4, 4' -ジアミン (TPD) やN. N' -ジフェ ニル-N, N'-ジナフチル-1, 1'-ジフェニルー 4, 4'-ジアミン(NPD)などに代表されるトリフ ェニルアミン類、N-イソプロピルカルバゾール、ビス カルバゾール誘導体、ピラゾリン誘導体、スチルベン系 化合物、ヒドラゾン系化合物、オキサジアゾール誘導体 やフタロシアニン誘導体に代表される複素環化合物、ポ リマー系では前記単量体を側鎖に有するポリカーボネー トやポリスチレン誘導体、ポリビニルカルパゾール、ポ リシラン、ポリフェニレンビニレンなどが好ましいが、 特に限定されるものではない。

【0039】第一電極上にパターニングして形成される 発光層の材料は、アントラセンやビレン、そして8-ヒ ドロキシキノリンアルミニウムの他には、例えば、ビス スチリルアントラセン誘導体、テトラフェニルブタジエ ン誘導体、クマリン誘導体、オキサジアゾール誘導体、 ジスチリルベンゼン誘導体、ピロロピリジン誘導体、ペ 50 銀、銅、鉄、錫、アルミニウム、マグネシウム、インジ

リノン誘導体、シクロペンタジェン誘導体、チアジアゾ ロピリジン誘導体、ポリマー系では、ポリフェニレンビ ニレン誘導体、ポリパラフェニレン誘導体、そしてポリ チオフェン誘導体などが使用できる。また、発光層に添 加するドーパントとしては、ルブレン、キナクリドン誘 導体、フェノキサゾン660、DCM1、ペリノン、ペ リレン、クマリン540,ジアザインダセン誘導体など がそのまま使用できる。

10

【0040】電子輸送性物質としては、電界を与えられ た電極間において陰極からの電子を効率よく輸送すると とが必要で、電子注入効率が高く、注入された電子を効 率よく輸送することが望ましい。そのためには電子親和 性が大きく、しかも電子移動度が大きく、さらに安定性 に優れ、トラップとなる不純物が製造時および使用時に 発生しにくい物質であることが要求される。このような 条件を満たす物質として8-ヒドロキシキノリンアルミ ニウム、ヒドロキシベンゾキノリンベリリウム、2-(4 - ビフェニル) - 5 - (4 - t - ブチルフェニル)-1, 3, 4-オキサジアゾール (t-BuPBD) な 20 どのオキサジアゾール系誘導体、薄膜安定性を向上させ たオキサジアゾール二量体系誘導体の1,3-ビス(4 -t-ブチルフェニル-1,3,4-オキサジゾリル) ピフェニレン(OXD-1)、1,3-ピス(4-t-ブチルフェニルー1, 3, 4-オキサジゾリル) フェニ レン(OXD-7)、トリアゾール系誘導体、フェナン トロリン系誘導体などがある。

【0041】以上の正孔輸送層、発光層、電子輸送層に 用いられる材料は単独で各層を形成することができる が、高分子結着剤としてポリ塩化ビニル、ポリカーボネ 30 ート、ポリスチレン、ポリ(N-ビニルカルバゾー ル)、ポリメチルメタクリレート、ポリプチルメタクリ レート、ポリエステル、ポリスルホン、ポリフェニレン エーテル、ポリプタジエン、炭化水素樹脂、ケトン樹 脂、フェノキシ樹脂、ポリウレタン樹脂などの溶剤可溶 性樹脂や、フェノール樹脂、キシレン樹脂、石油樹脂、 ユリア樹脂、メラミン樹脂、不飽和ポリエステル樹脂、 アルキド樹脂、エボキシ樹脂、シリコーン樹脂などの硬 化性樹脂などに分散させて用いることも可能である。

【0042】上記正孔輸送層、発光層、電子輸送層など の有機層の形成方法は、抵抗加熱蒸着、電子ビーム蒸 着、スパッタリング法などがある。特に限定されるもの ではないが、通常は、抵抗加熱蒸着、電子ビーム蒸着な どの蒸着法が特性面で好ましい。層の厚みは、有機層の 抵抗値にもよるので限定することはできないが、経験的 には10~1000nmの間から選ばれる。

【0043】第二電極となる陰極は、電子を本素子の発 光層に効率よく注入できる物質であれば特に限定されな い。従って、アルカリ金属などの低仕事関数金属の使用 も可能であるが、電極の安定性を考えると、白金、金、

30

12

ウムなどの金属、またはこれら金属と低仕事関数金属と の合金などが好ましい例として挙げられる。また、あら かじめ有機層に低仕事関数金属を微量ドーピングしてお き、その後に比較的安定な金属を陰極として成膜すると とで、電極注入効率を高く保ちながら安定な電極を得る こともできる。これらの電極の作製法も抵抗加熱蒸着、 電子ビーム蒸着、スパッタリング、イオンプレーティン グ法などのドライプロセスが好ましい。

【0044】電気エネルギーとは主として直流電流を指 すが、パルス電流や交流電流を用いることも可能であ る。電流値および電圧値は特に制限はないが、素子の消 費電力、寿命を考慮するとできるだけ低いエネルギーで 最大の輝度が得られるようにするべきである。

#### [0045]

【実施例】以下、実施例をあげて本発明を説明するが、 本発明はこれらの例によって限定されるものではない。 【0046】実施例1

発光層パターニング用として、図3に示したようにマス ク部分と補強線とが同一平面内に形成された同一のシャ ドーマスク12枚を作製した。1枚のシャドーマスクの 20 外形は120×84mm、マスク部分31の厚さは25 μmであり、長さ64mm、幅100μmのストライプ 状開□部32がピッチ300μmで272本配置されて いる。各ストライプ状開口部には、開口部と直交する幅 20μm、厚さ25μmの補強線33が1.8mm間隔 に形成されている。それぞれのシャトーマスクは外形が 等しい幅4mmのステンレス鋼製フレーム34に固定さ れている。このように作製した12枚のシャドーマスク を4枚づつ3組に分けて用いる。本実施例はn=4で 「分割タイプ」による有機電界発光素子の作製を行う。 本実施例では4枚のシャドーマスクを基板上に上下左右 2枚づつ配置して用いた。

【0047】第二電極パターニング用として、図4およ び図5に示すようにマスク部分31の一方の面35と補 強線33との間に隙間36が存在する構造の同一のシャ ドーマスクを4枚用意した。シャドーマスクの外形は1 20×84mm、マスク部分の厚さは100μmであ り、長さ100mm、幅250 mmのストライプ状開口 部32がピッチ300μmで200本配置されている。 マスク部分の上には、幅40μm、厚さ35μm、対向 40 する二辺の間隔が200µmの正六角形構造からなるメ ッシュ状の補強線が形成されている。隙間の高さはマス ク部分の厚さと等しく 100 µmである。 各々のシャド ーマスクは発光層用シャドーマスクと同様のステンレス 鋼製のフレームに固定して用いられる。

【0048】第一電極は以下の通りパターニングした。 厚さ1.1mmの無アルカリガラス基板表面にスパッタ リング蒸着法によって厚さ130nmのITO透明電極 が形成されたITOガラス基板(ジオマテック社製)を 240×200mmの大きさに切断した。ITO基板上 50

にフォトレジストを塗布して、通常のフォトリソグラフ ィ法による露光、現像によってフォトレジストをパター ニングした。本実施例では4面の有機電界発光素子を形 成することを目的としているので、それに対応する配置 で第一電極のパターニングを行う必要があり、パターン 露光に用いるフォトマスクは4面の第一電極バターンが まとめられたものを用いた。また、4面のそれぞれにつ いて、パターン形成位置をマスク蒸着用のシャドーマス クの配置に対応させて、パターン露光を繰り返してパタ ーニングすることもできる。 [ TOの不要部分をエッチ ングして除去した後、フォトレジストを除去すること で、4面の有機電界発光素子に対応して [TOを長さ9] 0 mm、幅70 μmのストライプ形状にパターニングし た。1面当たりのストライプ状第一電極は100μmビ ッチで816本配置されている。

【0049】スペーサーは以下のように形成した。ポリ イミド系の感光性コーティング剤(東レ社製、UR-3 100)をスピンコート法により前記ITO基板上に塗 布して、クリーンオーブンによる窒素雰囲気下で80 ℃、1時間プリベーキングした。この塗布膜にフォトマ スクを介してパターン露光を行うが、この場合も前記の 第一電極パターニングと同様に4面の有機電界発光素子 に対応する位置合わせを行って、1枚のフォトマスクを 用いるか、個別にバターン露光を行って感光性コーティ ング剤のパターニングを行う。現像には東レ社製DV-505を用い、その後、クリーンオーブン中で180 ℃、30分間、さらに250℃、30分間ベーキングし て、第一電極に直交するスペーサーを形成した。この半 透明なスペーサーは、長さ90mm、幅50μm、高さ 4μmであり、300μmピッチで201本配置されて いる。このスペーサーの電気絶縁性は良好であった。

【0050】前記スペーサーを形成した【TO基板を洗 浄した後、真空蒸着機内にセットした。本蒸着機では、 真空中においてそれぞれ10μm程度の精度で基板とマ スクの位置合わせができ、マスクを交換することが可能 である。

【0051】発光層を含む薄膜層は、抵抗線加熱方式に よる真空蒸着法によって以下のように形成した。なお、 蒸着時の真空度は2×10<sup>-4</sup>Pa以下であり、蒸着中は 蒸着源に対して基板を回転させた。

【0052】まず、図6に示すような配置において、水 晶振動子による膜厚モニター表示値で銅フタロシアニン を30nm、ビス (N-エチルカルバゾール) を120 nm基板全面に蒸着して正孔輸送層5を形成した。

【0053】次に、第一の発光層用シャドーマスク4面 を取り付けた発光層用マスクを基板前方に配置して両者 を密着させ、基板後方にはフェライト系板磁石(日立金 属社製、YBM-1B)を配置した。この際、図7およ び図8に示したように、ストライプ状第一電極2がシャ ドーマスクのストライプ状開口部32の中心に位置し、

補強線33がスペーサー4の位置と一致し、かつ補強線とスペーサーが接触するように、配置される。4面のシャドーマスクは個々に精度高く位置合わせを行う。この状態で、0.3 w t %の1,3,5,7,8 ーペンタメチルー4,4ージフロロー4ーボラー3a,4aージアザーsーインダセン(PM546)をドーピングした8ーヒドロキシキノリンーアルミニウム錯体(A1q,)を43nm蒸着し、G発光層をバターニングした。

13

【0054】次に、前記G発光層のパターニングと同様にして、シャドーマスクを交換して、第二の発光層用シ 10 ャドーマスク4面を取り付け、1ビッチ分ずらした位置の第一電極パターンに位置合わせして、1 w t %の4 ー (ジシアノメチレン)ー2ーメチルー6ー (ジュロリジルスチリル)ービラン (DCJT)をドーピングしたA 1 q,を30nm蒸着して、R発光層をパターニングした。前記R発光層のパターニングと同様にしてシャドーマスクを交換し、第三の発光層用シャドーマスク4面を取り付け、さらに1ビッチ分ずらした位置の第一電極パターンに位置合わせして、4、4'ービス(2、2'ージフェニルビニル)ジフェニル (DPVBi)を40n 20m蒸着して、B発光層をパターニングした。RGBそれぞれの発光層は、ストライブ状第一電極の3本ごとに配置され、第一電極の露出部分を完全に覆っている。

【0055】次に、図9に示したような配置において、 DPVBiを70nm、Alq,を20nm基板全面に 蒸着した。との後に、薄膜層をリチウム蒸気に曝してド ーピング(膜厚換算量0.5nm)した。

【0056】第二電極は抵抗線加熱方式による真空蒸着 法によって以下のように形成した。なお、蒸着時の真空 度は3×10<sup>-4</sup>Pa以下であり、蒸着中は2つの蒸着源 30 に対して基板を回転させた。

【0057】前記発光層のパターニングと同様に、第二電極用シャドーマスク4面を基板前方に配置して両者を密着させ、基板後方には磁石を配置した。この際、図10および図11に示すように、スペーサー4がマスク部分31の位置と一致するように両者は配置される。4面のシャドーマスクは個々に位置合わせをチェックして精度を向上させた。この状態でアルミニウムを400nmの厚さに蒸着して第二電極8をパターニングした。

【0058】最後に、図9に示したような配置において、一酸化珪素を200nm電子ビーム蒸着法によって 基板全面に蒸着して、保護層を形成した。

【0059】真空蒸着機から取り出した4面の発光素子の形成された基板を切断して、4個の発光素子に分割した。幅 $70\mu m$ 、ピッチ $100\mu m$ 、本数816本のITOストライブ状第一電極上に、パターニングされたRGBそれぞれの発光層を含む薄膜層が形成され、第一電極と直交するように幅 $250\mu m$ 、ピッチ $300\mu m$ のストライブ状第二電極が200本配置された単純マトリクス型カラー有機電界発光素子が作製できた。R、G、

Bの3つの発光領域が1画素を形成するので、本発光素子は300μmビッチで272×200画素を有する。【0060】本実施例により明らかなように、それぞれのパターニングに必要な蒸着工程を4個の有機電界発光素子に対して同時に行うことができ、第二電極形成後に切断することにより、効率的な有機電界発光素子の製造が可能になった。

#### 【0061】実施例2

(8)

正孔輸送層を形成し、G発光層およびR発光層のバターニングまでは実施例1と同様に行った。その後、図12に示したような配置において、DPVBiを100nm、Alq,を20nm基板全面に蒸着して青色発光層を兼用する電子輸送層7を形成した。すなわち、本実施例ではB発光層のバターニングは行わなかった。この後に、薄膜層をリチウム蒸気に曝してドービング(膜厚換算量0.5nm)した。

【0062】その後の第二電極のバターニングおよび保護層の形成と基板を取り出した後の切断は実施例1と同様に行った。このようにして実施例1と同様の300 $\mu$ mビッチで272×200画素を有する有機電界発光素子を4個同時に作製することができた。

【0063】作製された発光素子の発光領域は $70\times2$ 50 $\mu$ mの大きさでR、G、Bそれぞれ独立の色で均一に発光した。

【0064】本実施例を繰り返すことで、各工程毎に4個ずつの有機電界発光素子が製造できる。途中で1枚のシャドーマスクに損傷が発生したが、このシャドーマスクだけの交換を行うことにより作業が繰り返し継続できた。

## 【0065】実施例3

電子輸送層の形成までは実施例1と同様に行った。第二電極の形成においては、第一電極と直交して形成され、300μmビッチで201本存在するスペーサーを隔壁法における隔壁として利用し、隔壁が存在する領域にアルミニウムを斜め蒸着して第二電極パターニングを行った。その後の保護層形成と切断は実施例1と同様に行って、4個の有機電界発光素子を得た。このように比較的簡便な工程により同時に複数個の有機電界発光素子を得ることができ、効率的製造が可能になる。

#### 40 【0066】実施例4

実施例 1 と同様の工程により、 4 面の有機電界発光素子 に対応して第一電極(ITO)を長さ90 mm、幅27 0  $\mu$  mのストライプ形状にバターニングした。 1 面当た りに第一電極は300  $\mu$  m ピッチで272 本配置されている。

【0067】スペーサーおよび正孔輸送層の形成は実施例1と同様にした。

【0068】次に、0.3wt%のPM546をドーピングしたAlq,を30nm蒸着し、さらに、Alq,を5070nm基板全面に蒸着した。すなわち、本実施例では

発光層をパターニングしなかった。との後に、薄膜層を リチウム蒸気に曝してドーピング (膜厚換算量0.5 n m) した。

【0069】第二電極および保護層の形成と、その後の 切断は実施例3と同様にして、4面のG発光モノクロ有 機電界発光素子を得た。作製された発光素子の発光領域 は270×250μmの大きさで均一に発光した。

【0070】 このように、モノクロディスプレイにおい ても比較的簡便な工程により同時に複数個の有機電界発 光素子を得ることができ、効率的製造が可能になる。 【0071】実施例5

第一電極のパターニングを実施例1と同様に行って、4 面の有機電界発光素子を作製するための配置にパターニ ングされたITO基板を作製した。この第一電極のパタ ーニングおよび4面の有機電界発光素子の配置に対応し た発光層用シャドーマスク3枚および第二電極用シャド ーマスク1枚を「障子タイプ」として以下のように作製 した。

【0072】発光層パターニング用として、実施例1で 用いたシャドーマスクと同様のマスク部分と補強線とが 20 同一平面内にあり、マスク部分厚み25μm、長さ64 mm、幅100μmのストライプ状開口部がピッチ30 0μmで272本配置されたものが、第一電極のバター ニングに用いたフォトマスクと同一配置で4面形成され ているシャドーマスクを作製した。シャドーマスク全体 の外形は240×184mmで同じ外形を有するステン レス鋼製のフレームに固定して用いる。このフレーム は、縦および横に開口部を2分するための幅4mmの仕 切(障子の桟に相当する)を取り付けている。

【0073】第二電極バターニング用としても、実施例 30 1で用いたと同様のマスク部分の一方の面と補強線との 間に隙間が存在する構造で、マスク部分の厚さ100μ m、長さ100mm、幅250μmのストライプ状開口 部がピッチ300μmで200本配置されたものが、第 一電極のパターニングに用いたフォトマスクと同一配置 で4面形成されているシャドーマスクを作製した。マス ク部分の上には、幅40μm、厚さ35μm、対向する 二辺の間隔が200μmの正六角形構造からなるメッシ ュ状の補強線が形成されている。とのシャドーマスク全 体の外形は240×168mmであり、発光層用パター 40 ニングのシャドーマスクと同様にステンレス鋼製の4つ の開口部を有するフレームに固定されている。

【0074】前記のとおり、第一電極のパターニングは 実施例1と同様に行った。さらに、スペーサーも実施例 1と同様にして作製した。このように処理された [ TO 基板を洗浄した後、真空蒸着機内にセットし、さらに、 前記の通り作製した4面の有機電界発光素子に対応した 発光層用シャドーマスク3枚と第二電極用のシャドーマ スク1枚を真空蒸着機内にセットした。

【0075】正孔輸送層の形成、G発光層、R発光層お 50 30 シャドーマスク

よびB発光層のバターニング、さらに、電子輸送層の形 成は実施例1に準じて実施した。その後、第二電極のパ ターニングと保護層の形成と基板を取り出し後の切断も 実施例1と同様にして、4枚の有機電界発光素子を同時 に作製することができた。この「障子タイプ」のシャド ーマスクを用いることにより、4面相互の位置合わせの 手間が省けるという利点があり、効率のよい素子製造が 可能であった。

[0076]

10 【発明の効果】本発明は、1枚の基板上にn面(nは2 以上の整数)の有機電界発光素子を同時に作製し、第二 電極形成工程の後で基板をn個に切断することで、生産 効率の向上を達成することができる。

#### 【図面の簡単な説明】

【図1】本発明で製造される有機電界発光素子の一例を 示す平面図。

【図2】図1のXX′断面図。

【図3】本発明に使用される発光層パターニング用シャ ドーマスクの一例を示す 平面図。

【図4】本発明に使用される第二電極パターニング用シ ャドーマスクの―例を示 す平面図。

【図5】図4のXX′断面図。

【図6】正孔輸送層の形成方法の一例を説明するXX' 断面図。

【図7】本発明の発光層パターニング方法の一例を説明 するXX、断面図。

【図8】本発明の発光層バターニング方法の一例を説明 するYY、断面図。

【図9】電子輸送層の形成方法の一例を説明するXX' 断面図。

【図10】本発明の第二電極パターニング方法の一例を 説明するXX′断面図。

【図11】本発明の第二電極パターニング方法の一例を 説明するYY)断面図。

【図12】電子輸送層の形成方法の別の一例を説明する XX'断面図。

【符号の説明】

- 基板
- 2 第一電極
- スペーサー 4
  - 5 正孔輸送層
  - 6 発光層
  - 7 電子輸送層
  - 8 第二電極
  - 10 薄膜層
  - 11 正孔輸送材料
  - 12 発光材料
  - 13 電子輸送材料
  - 14 第二電極材料

- 31 マスク部分
- 32 開口部
- 33 補強線

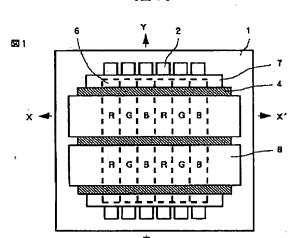
\*34 フレーム

35 マスク部分の一方の面

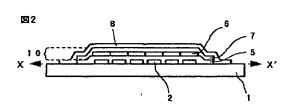
\* 36 隙間

【図1】

17



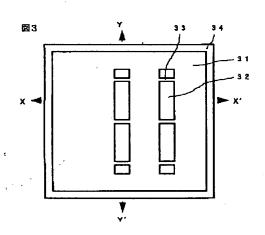
【図2】



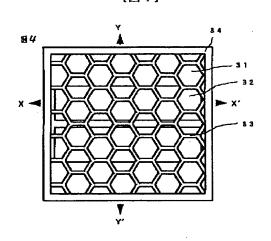
【図5】



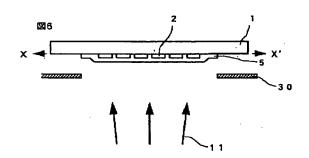
【図3】



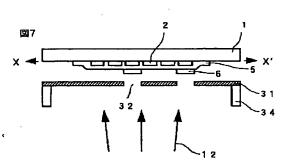
【図4】

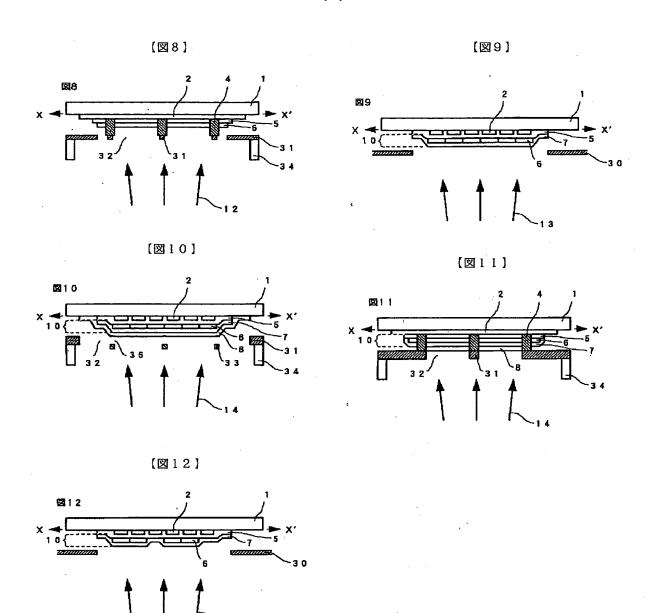


【図6】



【図7】





## フロントページの続き

Fターム(参考) 3K007 AB18 CA01 CA05 CA06 CB01 DA00 DB03 EB00 FA00 FA01 FA03 SC094 AA43 AA44 BA27 EA05 EB02 FB01

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第1区分

【発行日】平成13年8月17日(2001.8.17)

【公開番号】特開2000-113978 (P2000-113978A)

【公開日】平成12年4月21日(2000.4.21)

【年通号数】公開特許公報12-1140

【出願番号】特願平10-281290

【国際特許分類第7版】

H05B 33/10

G09F 9/30 365

[FI]

H05B 33/10

G09F 9/30 365 B

#### 【手続補正書】

【提出日】平成12年9月28日(2000.9.28)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0020

【補正方法】変更

【補正内容】

【0020】本発明は1枚の基板にn面(nは2以上の整数)の有機電界発光素子を同時に作製するものであるが、素子作製の手順や用いる方法と材料は1面ずつの作製においてと全く同様である。形成する有機電界発光素子の代表的な構造の断面を図1および図2に示す。ガラス基板1に形成された透明な第一電極(陽極)2上に正孔輸送層5、有機発光層6、電子輸送層7、第二電極(陰極)8が積層されている。さらに第二電極の間にス

(陰極) 8が積層されている。さらに第二電極の間にスペーサー4が形成されているが、スペーサーの形状は限定されるわけではなく目的に応じて最適化すればよい。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0053

【補正方法】変更

【補正内容】

【0053】次に、第一の発光層用シャドーマスク4個を取り付けた発光層用マスクを基板前方に配置して両者を密着させ、基板後方にはフェライト系板磁石(日立金属社製、YBM-1B)を配置した。この際、図7および図8に示したように、ストライプ状第一電極2がシャドーマスクのストライプ状開口部32の中心に位置し、補強線33がスペーサー4の位置と一致し、かつ補強線とスペーサーが接触するように、配置される。4個のシャドーマスクは個々に精度高く位置合わせを行う。この状態で、0.3wt%の1.3.5.7.8-ペンタメ

チルー4、4ージフロロー4ーボラー3 a、4 a ージア ザー s ーインダセン (PM546)をドーピングした8ーヒドロキシキノリンーアルミニウム錯体 (A l q」)を43 n m蒸着し、G発光層をパターニングした。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0057

【補正方法】変更

【補正内容】

【0057】前記発光層のバターニングと同様に、第二電極用シャドーマスク4個を基板前方に配置して両者を密着させ、基板後方には磁石を配置した。この際、図10および図11に示すように、スペーサー4がマスク部分31の位置と一致するように両者は配置される。4個のシャドーマスクは個々に位置合わせをチェックして精度を向上させた。この状態でアルミニウムを400nmの厚さに蒸着して第二電極8をバターニングした。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0075

【補正方法】変更

【補正内容】

【0075】正孔輸送層の形成、G発光層、R発光層およびB発光層のバターニング、さらに、電子輸送層の形成は実施例1に準じて実施した。その後、第二電極のバターニングと保護層の形成と基板取り出し後の切断も実施例1と同様にして、4個の有機電界発光素子を同時に作製することができた。この「障子タイプ」のシャドーマスクを用いることにより、4個相互の位置合わせの手間が省けるという利点があり、効率のよい素子製造が可能であった。